

## RIWAYAT HIDUP



Penulis lahir di Kota Metro, pada tanggal 28 September 1990, sebagai anak pertama dari dua bersaudara, dari Bapak Ishak dan Ibu Rusmiati.

Penulis memasuki dunia pendidikan Sekolah Dasar (SD) di SD N 01 Kibang Budi Jaya, lulus pada Tahun 2003, Sekolah Menengah Pertama (SMP) di SMP N 06 Kota Metro, lulus pada tahun 2006, dan Sekolah Menengah Atas (SMA) di SMA N 01 Punggur, Kabupaten Lampung Tengah dan lulus pada tahun 2009.

Tahun 2009, penulis terdaftar sebagai mahasiswa Jurusan Teknik Elektro, Fakultas Teknik, Universitas Lampung melalui jalur UML (Ujian Masuk Lokal). Selama menjadi mahasiswa, penulis aktif dilembaga kemahasiswaan yang ada di Jurusan Teknik Elektro yaitu sebagai anggota Divisi Ekonomi dan Sosial Himatro (Himpunan Mahasiswa Teknik Elektro) pada tahun 2009-2010. Pada tahun berikutnya, penulis dipercaya untuk menjabat sebagai Sekertaris Divisi Ekonomi dan Sosial Himatro periode 2010-2011. Pada tahun berikutnya, penulis dipercaya untuk menjabat sebagai Kepala Divisi APK Himatro periode 2011-2012. Penulis pernah menjadi asisten Praktikum Dasar Teleomunikasi dan asisten dalam praktikum Sistem Komunikasi. Pada tahun 2013, Penulis melaksanakan Kerja Praktik (KP) di PT. Telekomunikasi indonesia, Tbk. Sub Divisi Satelit Divisi

Infratel, Bogor. Mengangkat judul “Optimalisasi *Pattern Antena* Untuk Meminimalisasi *Adjacent Satelite Interference* (ASI) Pada Sistem Komunikasi Satelit”.